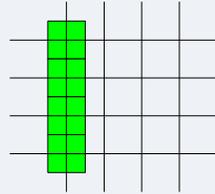


半導体開発・主なステップと分担

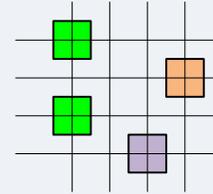
CAD設定

総合環境
シミュレーション
レイアウト
DRC・LVS



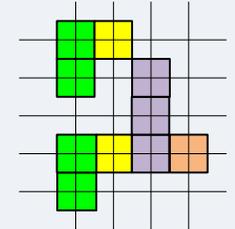
試作

マスク・ウエハー手配
ウエハー試作
組立手配
組立試作



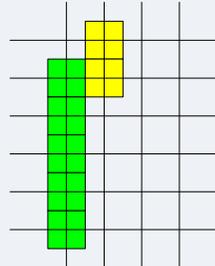
信頼性

メニュー策定
ボード設計(製作)
負荷
改善
報告書



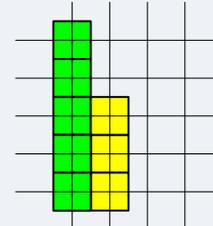
回路設計

応用システム
電気仕様書
回路ドラフト
回路図エントリ
シミュレーション・改善
報告書



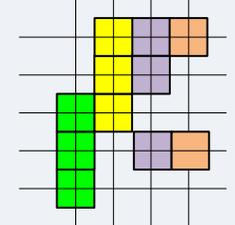
審査

治具設計・製作
半自動テストセットアップ
審査(改善点抽出)
改善案・確認
報告書



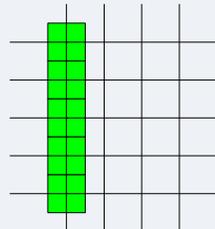
量産性

実施
データ整理
審査(改善点抽出)
改善
報告書



レイアウト設計

レイアウト実行
DRC
LVS
マスクデータ作成・送付
報告書



応用

治具設計・製作
審査(改善点抽出)
改善案・確認
実機テスト
報告書

