

半導体開発・CAD

ソフトウェア

| 用途 | 型名 | 製造 | 機能 |
|------|---------------|-----------------|-------------------------------------|
| 回路設計 | NS-DRAW | Nano Design | 回路図捕捉 |
| | toSIM | EW | エラー捕捉及びIC用に特化したネットリストの生成 |
| | TOPSPICE | Penzar | シュミレータ - アナログ:2000素子 論理:5000ゲート混在程度 |
| | gds2viewer | --- | GDSIIのレイアウト確認 |
| 審査 | EAGLE | CADsoftComputer | PCBレイアウト |
| | HEW | ルネサス | Cコンパイラ |
| | VISUAL STUDIO | マイクロソフト | VBNETコンパイラ |
| | TEST STATION | EW | 汎用ベンチテスト(VBNET使用) - DUT毎にカスタマイズ |
| | EXCEL | マイクロソフト | TEST STATIONと共同したシート。SPCを自動計算 |
| 文書 | WORD | マイクロソフト | 各種文書 |
| | VISIO | マイクロソフト | 各種図面 |

レイアウト外注

| | |
|----------------|------------------------------------|
| 魚津デバイスエンジニアリング | 回路図・ネットリスト渡し -> DRC・LVS -> GDSII出し |
|----------------|------------------------------------|